

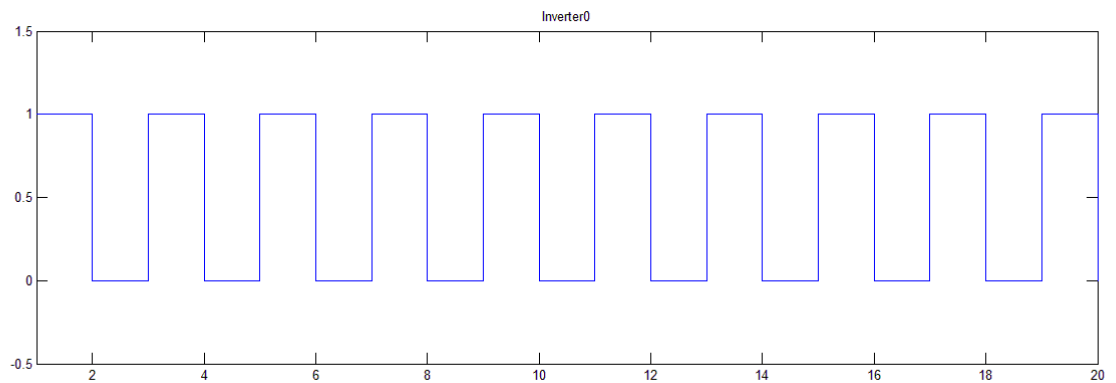


PROGRAMACIÓN ORIENTADA A OBJETOS

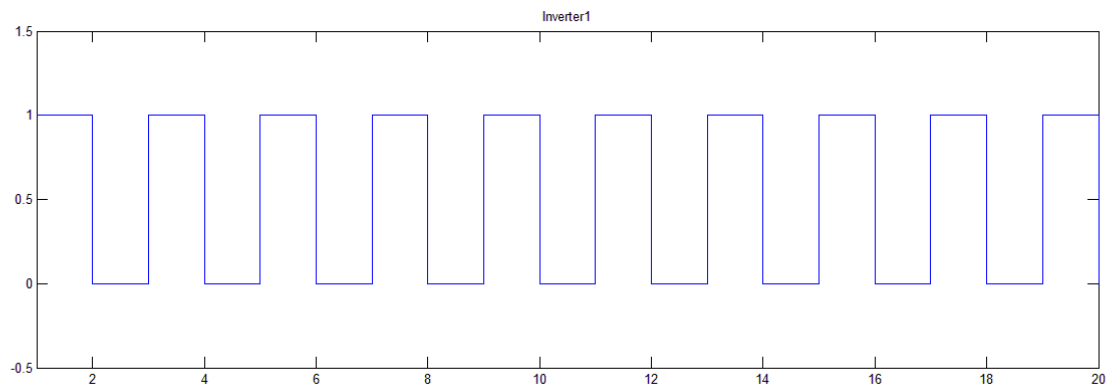
| TAREA 2 | |
|---------------|-----------|
| Nombre | Rol |
| Jaime AMPUERO | 2803014-2 |
| Oscar SILVA | 2803029-0 |
| Fecha | 15/05/13 |

Gráficos Simulación:

Inverter 0



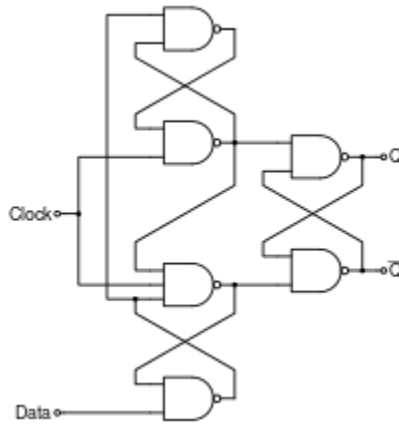
Inverter 1



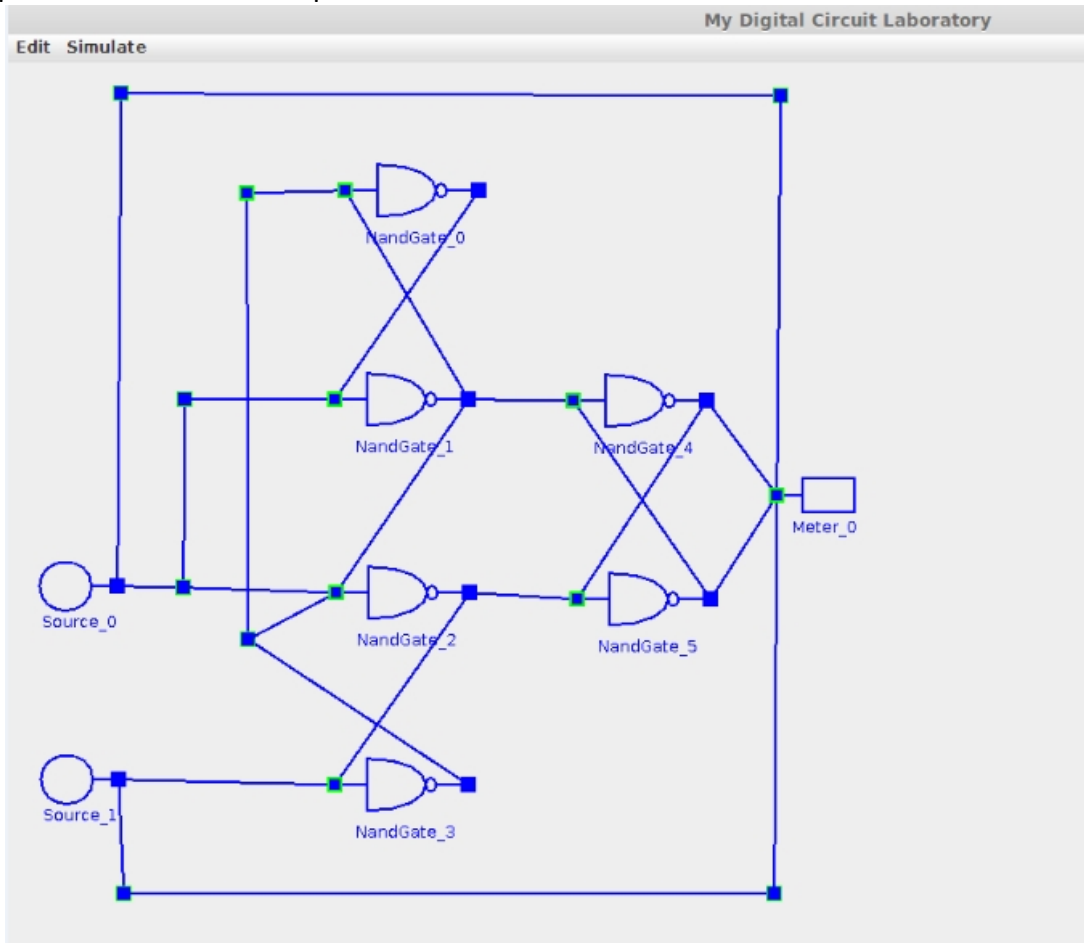
Como se aprecia ambos gráficos son exactamente iguales, por lo tanto se mantiene cambiando infinitamente, dado que nunca alcanzará una posición de equilibrio.

3. Flip Flop D

Esquema de Conexión Teórico:

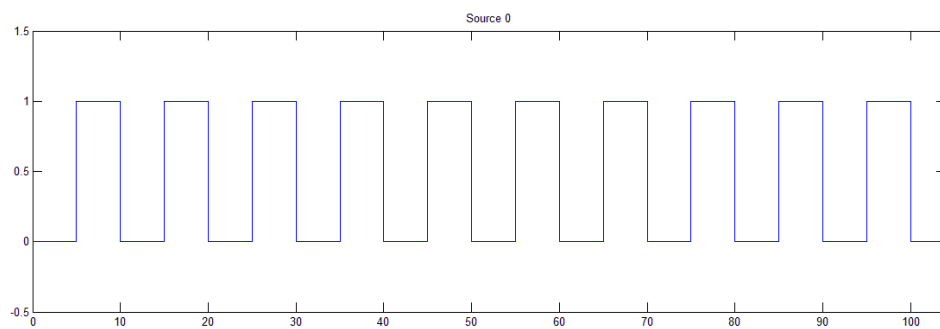


Esquema de Conexión en Aplicación:

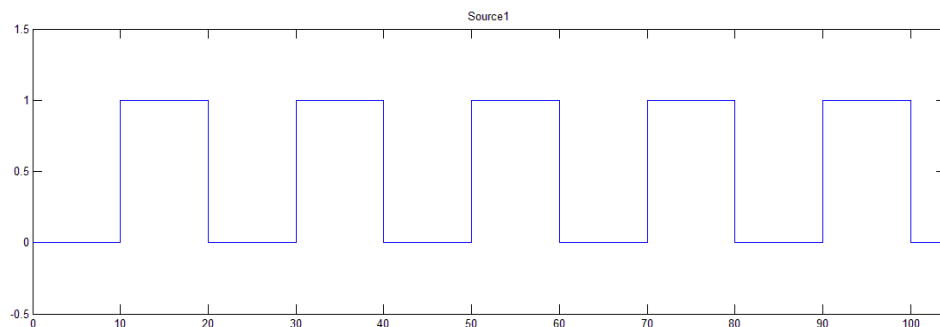


Gráficos Simulación:

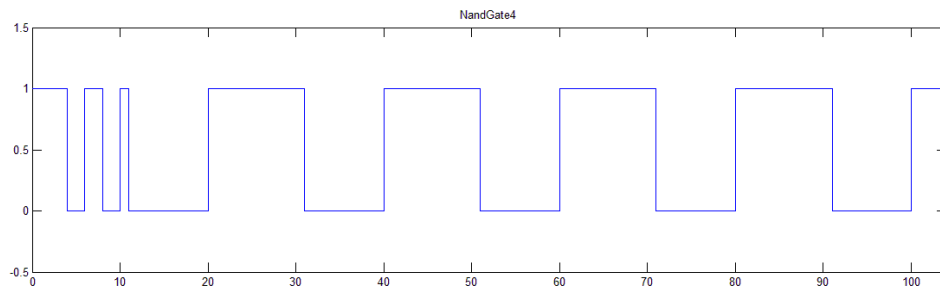
Source 0 (CLK)



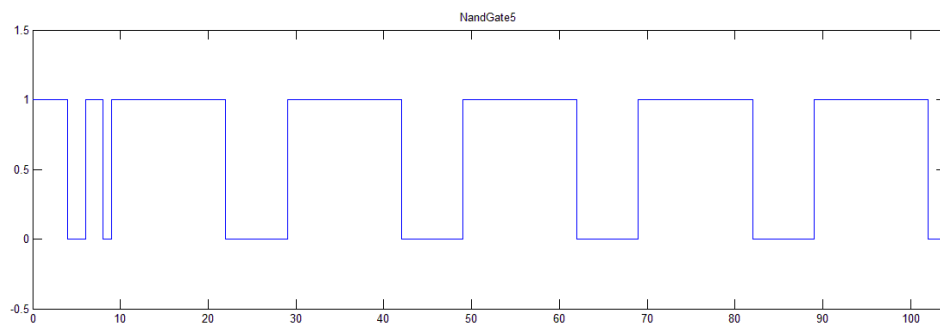
Source 1 (DATA)



NandGate 4



NandGate 5



Como vemos el circuito funciona de buena manera, puesto que la señal NandGate 4 pasa a 1, cuando la señal DATA está en 1 y el CLK pasa de 0 a 1 (canto positivo). Es importante notar que a simple vista esto es complicado de ver, dado los retardos en cada compuerta, y el hecho de usar varias de ellas en las conexiones.