

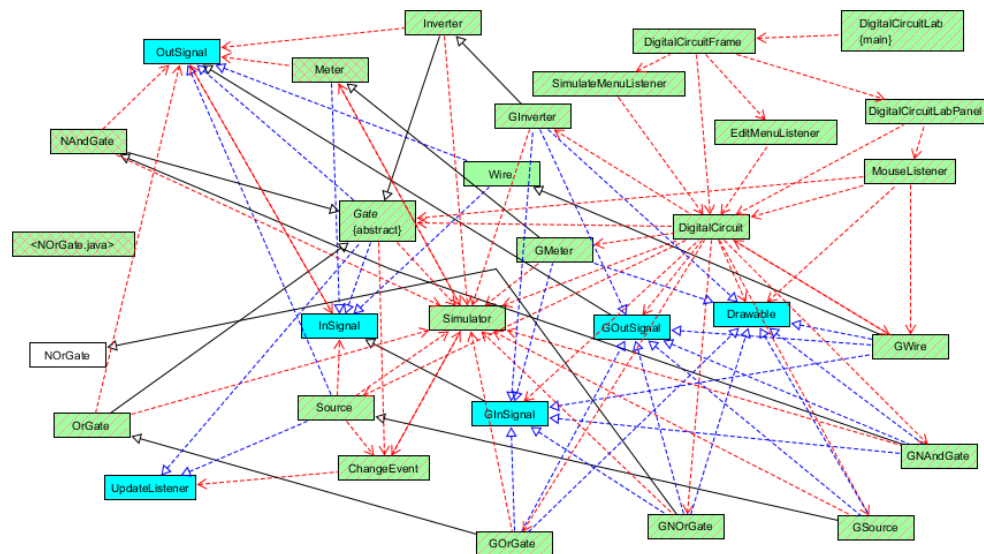
Documentación Tarea N°2: Simulador gráfico para circuitos combinatoriales

Felipe Acevedo
Cristobal Barrientos
Thomas Dixon

El objetivo de la tarea es crear una interfaz gráfica para el simulador de circuitos combinacionales de la tarea previa.

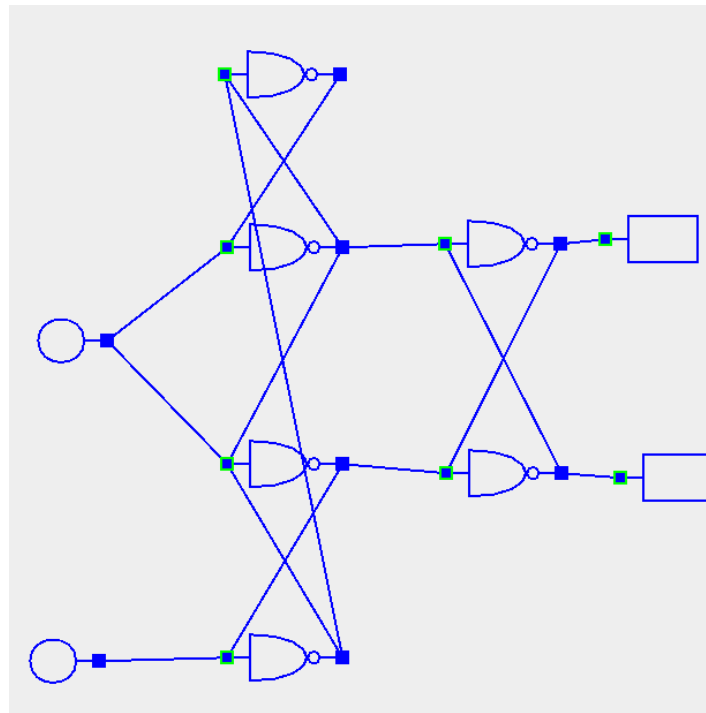
El diagrama de clases de la implementación:

Figura 1: Diagrama de Clases



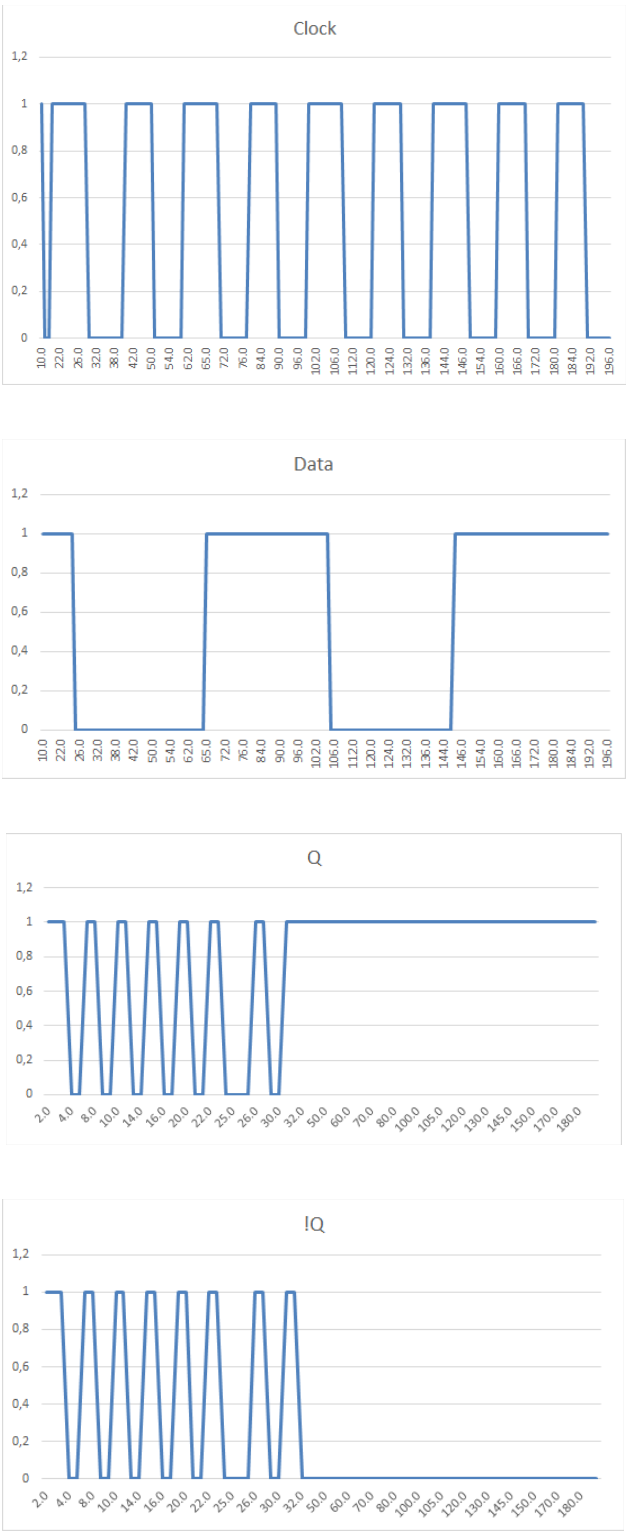
Una de las pruebas que realizamos del simulador es la implementación del siguiente flip flop D:

Figura 2: Flip Flop D



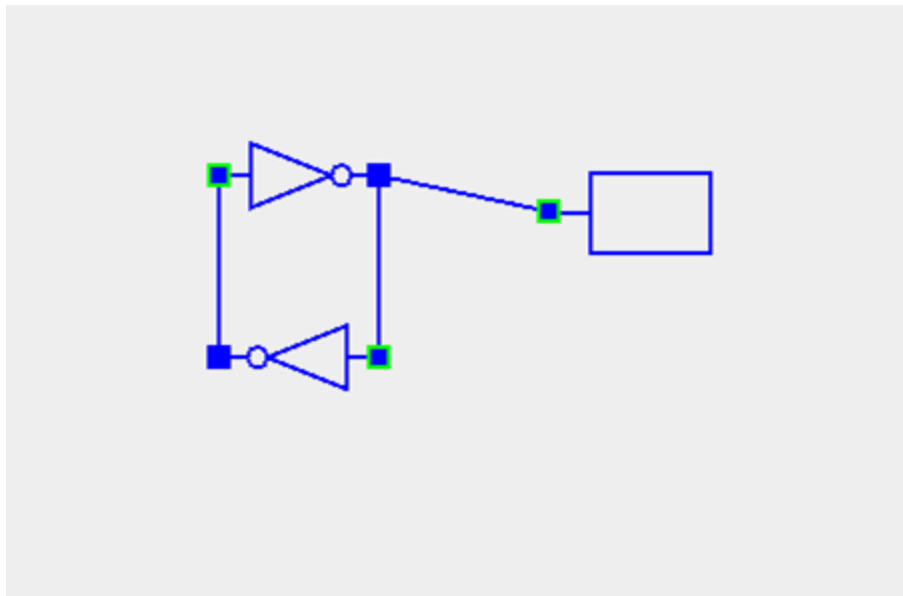
Los resultados fueron los siguientes:

Figura 3: Resultados Flip Flop D



También se probó un circuito de Inversores Interconectados como el siguiente:

Figura 4: Inversores Interconectados



Teniendo como resultados lo siguiente:

Figura 5: Resultados Inversores Interconectados

