

Detalle de Notas Tarea 4 ELO 329

Eduardo Barra Guzman

12 de septiembre de 2013

1. Cesar Reyes - Karen Rivas - Fernando Cid

1.1. Descuentos

Todo Ok!

1.2. Documentación

Faltó mencionar las dificultades

1.3. Compilación y Estructura de la Solución

B)No pide un limite de tiempo para la simulación

2. Sebastián Apablaza - Diego Hinojosa

2.1. Descuentos

todo Ok!

2.2. Documentación

No responde si se puede armar este circuito sin usar instancias de Wire
Faltó mencionar las dificultades

2.3. Compilación y Estructura de la Solución

B)No pide un limite de tiempo para la simulación

3. Pablo Iocco - Juan Pablo Pavez

3.1. Descuentos

Falto explicación de los archivos que componen la tarea.
Faltó mencionar como compilar y ejecutar la tarea

3.2. Documentación

La documentación es en formato pdf o html
Faltó mencionar las dificultades

3.3. Compilación y Estructura de la Solución

Tiene que identificar por lo menos con una carpeta, a cual corresponde cada pregunta

- B) La carpeta DigitalCircuit no tiene nada asociado al comando make run1
- La carpeta DigitalCircuit2 tiene errores de compilación
- D) No pude compilar su programa

4. Daniel Cardenas - Roberto Muñoz - Luis Muñoz

4.1. Descuentos

La tarea es la número 4

4.2. Documentación

todo ok !

4.3. Compilación y Estructura de la Solución

- B) Las instancias activas deberían ser 0, pero esta bien.

5. Eduardo Gonzalez - Ernesto Fredes - Rodrigo Mendez

5.1. Descuentos

README OK!

5.2. Documentación

Faltó mencionar las dificultades

5.3. Compilación y Estructura de la Solución

B) No pide un límite de tiempo para la simulación, Las instancias activas al final deberían ser 0, pero esta bien.

6. Marcio Baeza Hewstone - Antonio Morales

6.1. Descuentos

README OK!

6.2. Documentación

No se encuentra el caso de uso ni el diagrama UML.
Falto diagrama de clases de la aplicación

6.3. Compilación y Estructura de la Solución

B) No pide un límite de tiempo para la simulación, Las instancias activas al final deberían ser 0, pero esta bien.

7. Karl Heitmann

7.1. Descuentos

README OK!

7.2. Documentación

La explicación está bien acerca del log, pero si se puede implementar circuitos sin wire.
No se encuentran los gráficos.

7.3. Compilación y Estructura de la Solución

B) No pide un límite de tiempo para la simulación, no muestra el número de instancias finales y se le pedía ejecutar la tarea a través de `make run1`