

Tabla descripción proyecto

Nombre del Proyecto	Spark
Integrantes del equipo	Leonardo Guerrero, Miguel López, Pablo Truffa
Descripción general	Nuestro proyecto es un juego para 4 personas basado en el “test reflex”. Al encenderse una luz todos los jugadores deben presionar un botón y aquel que lo presione al final es señalado y castigado (electrocutado). Del mismo modo si un jugador intenta hacer trampa presionando su botón antes de la señal también es castigado.
Dificultades	Lentitud de las herramientas online (lags) y la imposibilidad de utilizarlas desde otra ubicación distinta a la universidad ya que los retardos eran mucho mayores.
Resultados	Nuestro proyecto no funcionó de manera plena ya que erramos al cablear el Core definiendo dos pines que deberían ser salidas como entradas. De todos modos se pudo probar la funcionalidad del resto del chip el cual se comportó como se esperaba.
Posibles mejoras	Algún sistema para poder verificar la conexión de los pines en el Core con la definición de entradas y salidas del Verilog. Mejorar y unificar los tutoriales para el uso de las herramientas.
Algún dato que Ud. quiera mencionar	Fue un gran curso, muy aplicado, útil. Llevar un diseño de la FPGA a un chip fabricado es una gran satisfacción.